19日本国特許庁

公開特許公報

⑩特許出願公開

昭52-108684

⑤Int. Cl².
A 61 B 5/02

创特

識別記号

59日本分類 94 A 154 94 A 151 庁内整理番号 6653-54 7227-54 ❸公開 昭和52年(1977)9月12日

発明の数 1 審査請求 有

(全 10 頁)

每大動脈脈波速度測定装置

願 昭51--25424

20出 顧 昭51(1976)3月9日

⑩発 明 者 木下重博

流山市鰭ケ崎1471-4

⑪出 願 人 財団法人日本労働文化協会

東京都港区西新橋 3-25-3

個代 理 人 弁理士 大塚康徳

明 細 哲

1.発明の名称

大坳脈脈波速度潮定裝置

2.特許関求の範囲

頸助脈波1 a の立上り始点 a と股動脈波2a の最初の立上り始点りとの時間差しを求め、 更にその後に生ずる『心音前成分初振動起提 部 c と頭励脈切痕時間 d の時間差tcを求め、 上記 2 つの時間差を加算し出力する手段 500 と、胸骨右線第『肋間と股動脈拍動部間直線 距離 Dの入力手段 6 と、その値に 解剖学的補 正価(1.3 倍)を乗じ計測部大効脈突長(x)を 求める手段520と、計測部大励脈突長×を 上記加算手段500の出力ッにて除し計測直 後右上腕効脈最小血圧値pにおける大効脈脈 | 核連版Cを求める手段550と、更に最小血圧 値pを入力する手段と、この母小血圧値pを 入力する手段6と、上記大効脈脈波速度Cと最 小血圧値pを入力とし、上記大効脈脈放速度 Cの計測値を、特定の吸小血圧時における脈

改速度に換算する正規化手段540と、これを出力する手段7よりなる大助駅駅波速度測定基份。

股効脈波2 a 又は頭効脈放1 a の不連続点 を検出するために、A/D変換器、レジスク、 比较回路及びクロック入力が正方向に変化し た時(前級)に入力を取り入れ出力するJ ~~ Kフリッナ・フロップを設け、心質信号より 得たりセット借号 (RT)により、レジスタを放 大値に置数し、かつ上記フリップ・フロップを リセットしておき、クロック個号が発生する **度に、クロック信号の後段にて、入力信号の** A/D変換器によりデイシタル化された信号を レジスタにセットする様にするとともに、眩 A/D変換器の出力と、レジスタの出力を比較 回路にて比較し、A/D 変換器の出力が、レジ スタの出力より大となり、かつその値が、も る予め定めた値以上のとき、比较回路の出力 を真にし、クロック信号に同期して、その前 恐にて上記フリッナ・フロップをセットする

特別第52~108684(2)

事により不連続点を検出して出力する不連続 点検出回路を有する特許請求の範囲第1項記 載の大動脈脈波速度測定装置。

とれより判定を行うアナログ入力信号の2 ケ所の不連続点を検出するため、A/D変換 器、レジスタ、比較回路、クロック入力が負 方向に変化した時(後報)に働くよーKフリ ッナ・フロッナ1個及び、クロック入力が正 方向に変化した時(前級)に働くJ-Kフリ ツナ・フロッナ2個(第1及び第2のフリッ ナ・フロッナとする)を設け、心覚信号より 得たリセット信号(RT)により、レジスタ を最大値に置数し、又、該フリッナ・フロッ プをリセットしてむき、クロック信号が発生 する度に、クロック信号の後線にて、入力信 号のA/D変換器によりディジタル化された 個号をレジスタにセットする様にするととも に、該 A / D 変換器の出力と、レジスタの出っ 力を比較回路にて比較し、A/D変換器の出 力が、レジスタの出力より大となり。かつそ

の値が予め定めた値以上の時、比較回路の出 力を異にし、クロック信号に同期して、その 前線にて、クロック入力の前線にて働く第1 のJ-Kフリッナ・フロップをセットすると ともに、その時のクロックの後線にて、上記 クロック入力の後縁にて動くる一Kフリッナ・ フロップをセットし、この補出力見にて、上 記比較回路の出力が正統して出力される場合。 すなわち、比較回路の出力と、クロック信号 の論理積が連続して満足する時、クロック入 力の前縁にて動く第2のフリップ・フロップ をセットするととを禁止し、入力被形の途中 て、レジスタに前にセットされた偃より小さ 、い波形が現われた場合、上記後縁にて働くフ リップ・フロップをりセットする事により、 上記禁止を解除し、次にA/D変換器の出力 が、レジスタの出力より大となり、かつその 値が予め定めた征以上の時、再び比較回路の 出力を異にし、クロック信号に同期して上記 クロック入力の前縁にて働く第2のフリップ・

フロップをセットし、第2番目の不連続点を 検出し、出力する不連続点検出回路を有する 特許請求の範囲第1項に配載の大動脈脈波速 度測定装置。

- 6. 股動脈波2又は頭動脈波1の不連続点を検 出するため、サンプルホールド回路、アナロ

グ減算回路、スレッシホールド設定回路、ア ナログ比較器、及びクロック入力が正方向に 変化した時(前級)に入力を取り入れ出力」-Kフリング・フロップを設け、心電信号より 得たリセット信号(RT)により上記フリッ ナ・フロップをリセットしておき、クロック により入力信号をサンプルホールド回路にて サンブルし、該サンプルホールド回路の出力 をアナログ波算回路により入力信号より波算 し、該減算回路の出力を、アナログ比較器に てスレッシホールド設定回路より与えられた リファランス値と比較し、アナログ波算器の 出力がリファランス値より大になつた時に得 られる比較の出力(真)とクロックとの論理 顔により得られるパルス出力により、それに、 同期して上記フリップ・フロップをセットす る事により不遂続点を検出し出力する不連続 点検出回路を有する特許請求の範囲第1項記 載の大動脈脈波速度測定装置。

これより判定を行うアナログ入力信号の 2

特問昭52-108684(3)

ケ所の不容続点を検出するために、サンプル ホールド回路、アナログ 波算回路、スレッシ ホールド設定回路、ヒステレリシス出力を有 するアナログ比较器、クロック入力が負方向 に変化した時(後録)に効く」-Kフリップ・ フロップ1個(第1のフリップ・フロップと 有する)及び、クロック入力が正方向に変化 した時(前歇)に働くJ-Kフリップ・フロ ップ 2 條 (第 2 及び 第 3 の フ リップ・フロッ ナとする を敗け、心質信号により得たりセッ ト信号(RT)により、上配3個のフリップ・ フロップをリセットしておき、クロックによ り入力信号をサンプルホールド回路にてサン ナルし、次に該サンナルホールド回路の出力 をアナログ設算回路により入力信号より設算 し、該並算回路の出力をアナログ比较回路に てスレッシホールド股定回路により与えられ た リフ ア ラ ン ス 値 と 比 贺 し 、 ア ナ ロ グ 改 算 回 路の出力がリファランス値より大となつた時 に得られる比较の出力(真)をクロックが負

に変化した時に上記第1のフロップ・フロッ ナをセットし、その時のクロック幅だけ得ら れる第1のフリッナ・フロップの豆出と、上 記比較の出力と上記クロックの論理徴により、 該 クロックが正方向に変化した時(前婦)第 2のフリップ・フロップをセットし、上記ア ナログ比較器の出力が逐続して出力される場 :合、すなわちアナログ比較器の出力と、クロ ック信号の論理機が続けて満足する時、第1 のフリップ・フロップの補出力又にて第3の フリップ・フロップにクロック入力を与える むを禁止し、次に、アナログ比 改器を偽にす る様をアナログ入力信号があつた時、クロッ クにて第1のフリッナ・フロッナをリセット し上配禁止を解除し、次にアナログ入力個号 が、アナログ比较器の出力を真にする様に変 化した時、前述の時と同様に、アナログ比較 器の出力と、第1のフリップ・フロップの補 出力なと、クロックにより、第3のフリップ・ フロップのクロック借号入力部にパルスを与

え、セットされている第2のフリップ・フロップの出力をもつて第3のフリップ・フロップをセットし、第2番目の不连続点を検出し、出力する不连続点検出回路を有する特許請求の范囲第1項記載の大動脈脈波速度測定装置。

8.発明の詳細な説明

本発明は、人(ひと)の大動脈脈放速度を測定する装置に関するものである。

従来、大動脈の脈波速度は、頻動脈波、脱動脈波、心音、心質図を記録前により紅上に記録し、専門家により該記録波形を解析し、解剖学的に大助脈脈波を算出している。

しかし、この様な方法では、大助脈脈波速度を 算出する迄に多くの時間を費す。更には、得られ た値より、ある領準の最小血圧時における脈波速 度に正規化する操作も必要となる。この得られた 結果を電子計算機等情報処理機械に与えるには、 更に人手を必要とする。

本発明の目的は、上記大助駅駅波速度の測定に電子回路系を用い、多くの部分を自動化する所にある。本発明の別の目的は、該脈波速度の測定時間を短縮する所にある。すなわち、従来より多くの測定を敏速に行える装置を提供する所にある。本発明の他の目的は、電子回路を用い測定を行うなにより、測定認度を少くする所にある。本発明

の他の目的は、操作の解単な翻定装置を提供する所にある。更に本発明の他の目的は、他の電子装置と電子的に容易に結びつける事のできる翻定装置を提供する所にある。すなわち、電子計算機等の情報処理基例の端末として、一つの自動情報処理系の一部に属するととのできる測定装置を提供する所にある。

以下本発明を実施例に従つて説明する。

第1図は、本装置を用い大動脈脈波線度を測定 している所全体の構成図である。

第1 図に於て、1 は頸動脈放換出部、2 は股動脈放検出部、3 は心音検出部、4 は心電検出部よりの入力、5 は処理手段、6 は数値の入力手段又は制御手段の入力手段、7 は処理結果の出力手段、D は胸骨右総第『肋間と、股動脈拍動部の側の道線距離、8 はD の測定器具である。

次に換作例を説明する。まず、所貌の個所より 1~4の信号を検出し、処理手段 5 に与える。X距離 Dを入力手段 6 を介して処理装置 5 に加える。 次に処理動作命令を入力手段 6 を介し入力すると、

計測 直後の右腕動脈最小血圧値(pとする)における大動脈脈波速度(Cとする)は次式であらわされ結果を得た。

$$C = \left(\frac{D \times 1.3}{t + t_c}\right)_{D} \cdots \cdots (1)$$

第3図は心音3aの波形整形過程を示す図である。入力信号3aを整流し、3を得る。これを平常し、そのエンベローブ3を得る。これを波形成形し、3m を得る。

第4図は、第1図に於ける処理手段5を説明するプロック・ダイヤグラムである。インターフェイス回路510は、入力手段6より入力された信号に従つて、距離Dであるならば、この入力信号を520に転送し、解剖学的補正すなわち、1.3倍し、出力xとして、割算回路530に与える。計測直径右上腕動脈最小血圧値pならばこの合号を正規化手段540に転送する。時間加算回路500は、第1図に於ける1とtcを計測し、その和を求め、出力yとして、割算回路530に与え

各検出信号及び、入力信号より処理手段 5 により 処理が行われ、出力手段 7 により出力される。更 に、計測直後右上院動脈最少血圧値を入力手段 6 より入力し、処理動作命令を同じく入力手段 6 よ り入力する事により、該測定値を、特定の最小血 圧時における脈波速度に換賞、正規化し、出力手 段 7 より出力する。

第2図は、第1図に於ける野動脈被1a、股動脈被2a、心省3a、心質信号4aの入力波形の相談を示す図である。時間的にまず最初に心質信号が観測できる。続いて、I心音(A)が鬱御できる。続いて、頭動脈波1aの最初の不連続点aが観測できる。これより時間はだけ遅れて股動脈波2の不連続点bが観測できる。その後に、I心音Bが観視できる。この信号の始点で(I音前成分初振動起振部)より時間もだけ遅れて顕動脈波の二番目の不連続点d(医学的には顕動脈切痕時間と呼んでいる)が観測できる。

以上の波形関係と、解剖学的補正(発明者による多くの人体の解剖の結果得られた補正)により、

る。530は、(x ÷ y)を求める手段であり、その出力は、出力手段7に転送される。同時に530の出力は、正規化手段540に転送される。出力手段7は、530の出力又は540の出力を外部に出力する手段である。

波形整形回路 5 6 0 は、心電検出部 4 から得た 信号を波形成形し、リセット信号 R T を作り出す 回路である。 5 7 0 は発振手段で、例えば 1 0 KHz のパルス発生回路である。

以下第4図の各部について説明する。

の出 力①及び 5 0 5 の 出力②より時間 t を求める 手段である。時間 巻計 数回路 5 0 8 は、 5 0 5 の 出力③及び、 5 0 6 の出力より時間 差tcを求める 手段である。加算回路 5 0 9 は、上記時間 差 t 及 び tcを加え、その出力 y を得る手段である。

第6四は、殷助既故の不逆点 b を求める不違続 点検出回路 504を説明するための図である。その動作を説明すると、まず、心はより得たリセット信号RTにより、J-Kフリップ・フロップ 504-6をリセットし、レジスタ 504-3を 最大値にセットする。

次に、A/Dの変換器 5 0 4 - 1 により、増幅器 5 0 1 よりのアナログ入力信号をデイジ 外で変換する。クロック信号が発生した時に、論理積回路 5 0 4 - 2 を介して、上記 A/D 変換器の出力をレジスタ 5 0 4 - 3 にセットする。また、レジスタ 5 0 4 - 3 の出力 5 0 4 - 1 0 が、A/D 変換器 5 0 4 - 1 の出力 5 0 4 - 1 1 と共に比 図回路 5 0 4 - 4 に与えられている。比較回路 5 0 4 - 4 は、入力 5 0 4 - 1 0 がマイナス方向に変化し

次に、第一の不遊院点ョ点を過ぎた所でマイナスよりプラスの変化が与えられ、ある予め定められた値以上の急咳さがあれば、比效回路 5 0 5 - 1 2 を其とする。そこで、クロック個号が発生すると、JーKフリップ・フロップ 5 0 5 - 5 はリセットの状態にあるので、論理权回路 5 0 5 - 9 が、ク

て行き、次に504~11が予め設定した傾以上 にプラス方向に変化した場合、出力504-12 に真の出力を出す、それ以外の時は、出力504-12を偽にする回路である。すると、との回路で は、クロックCKが来るととに、レジスク504-3の内容が置換えられて行く。所が、股動脈波2 がら点を過ぎた所でくとの時の顕差は、クロック の間波数にて足まる) A / D 変換器の出力504-11が、レジスタの出504-10の今辺のマイ /… ナス方向の変化に比べナラス方向に急峻となるた め、出力504-12は再となる。そとでクロッ クCKが発生すると、論理積回路504-5は真 となり、504-14にクロックCKに同別した 出力を出す。J-Kフリッナ・フロップ504-6は、 J側入力がプラス側にバイアスされ、 K側 入力が接地になつているので、504-14寸を わち、クロック入力に信号があると、その立上り にて、セットされ、袖出力側 Q の出力を、真より ~ 偽に変える。

第7回は、第6回と同様にして、転動脈波1の

ロック借号発生時に満足され、出力505-14 に出力を出す。とれはフリッナ・フロッナ 505 -Gのクロック入力として与えられる。フリップフ ロップ505ー6は、J側がプラス側にパイアス されており、K御が接触されているので、クロツ ク入力の前線にてセットされ、その出力Qは実と なる。との時、比較回路の異編の出力505-12 と偽鋼の出力505-13がクロック入力の立下 り(後歇)にて動作するよードフリップ・フロッ プラ05-5に与えられているので、クロツク信 労CKに同期して、セットされ、その出力及は偽 となる。すなわち、論理検回路505-9を禁止 する形で働く。そとで、前配急收さが続くと、論 理積回路は禁止され続ける。次に、その急艇さが 無くなると、比較回路505-4の出力505-12は偽となり、クロック信号に同期して、フリ ッナ・フロッナ ó O 5 ~ 5 がりセットされ、 Q が 再となる。この後に、二番目の不連続点 d が来る と、急峻さが得られ、比較回路505-4の出力 505-12が英となり、クロンク信号の発生時で

特問票52-108687(6)

 隔 程 複 回 路 5 0 5 − 9 が 満足され、 出力 5 0 5 − 1 4 に 信号が 得 5 れる。 ととで、 フリップ・フロップ 5 0 5 − 8 の 出力 Q が 与 え 5 れて か り、 K 側 は 接地されているので、 フリップ・フロップ 5 0 5 − 8 は セットされる。 す な わ ち、 そ の 補 出力 個 Q は 偽 と たる。

第8図は、第6図の504-4を説明するための回路である。まず、入力504-11から504-10が504-30にて被算され、その差が正ならは、出力+が実となる。出力3にはその差が得られる。その差が、予め定めた504-31のディジタルスレッシホールド設定回路出力よりも多ければ、被算器504-32の出力+が正となる。そこで、被算器504-30の+出力が真となり、被算器504-30が満足され、出力504-12を真とする。出力504-12は、反転回路504-34を介して、504-13にその補出力を出す。第9-1図は第5図に於ける不連続検出回路

に変化する。すなわちこの回路は、第6図の回路 に置換えられる事が容易に理解できょう。

第9-2回は、第5回に於ける505をアナログ回路にて実現した場合の例で第7回のデイジタル回路に代わるものである。

504をアナログ回路にて実現した場合の例で第 6 図のアイジタル回路に代わるものである。 増幅 器 5 0 1 よりの入力をサンプルホールド回路504-100にてクロック信号CKのタイミングにサン ナルホールドし、その出力と、次の501よりの 入力をアナログ減算回路504-101で比較し、 増幅器 5 0 1 よりの入力が、サンナルホールド回 路504-100に比較してナラスに変化したな らは、その差を出力し、比較器504-103に 与える。 スレッシホールド設定 回路 5 0 4 - 102 . は、ノイズ等を切るため、及び変化の急峻さを定 めるスレッシホールドレベルを定めるためのリフ アランス値を定める手段である。アナログ波算回. 路504-101の出力が、スレッシホールド設 定回路504-102にて定めるリファランス値 を越したならば、比較器504-103の出力が 得られる。との時、クロック信号CKが発生すれ ば、 論理 積回路 5 0 4 - 1 0 4 を介して、 J - K フリッナ・フロップ 5 0 4 - 1 0 5 をセットする。 すると、504-105の補側出力及は其より偽

次にJーKフリッナ・フロッナ 5 0 5 - 2 6 に、同様に入力があつても、 窓フリップ・フロップはセットされており、 Qの出力が偽のため、 論理様回路 5 0 5 - 2 7 は満足されたい。 次に、 502よりの入力が、 第 2 図の頸動脈波で云う a 点より核の立上りの終り近くなると、 急胺さを無くす。 すると、 第 9 - 2 図に於ける波算回路 5 0 5 - 2 2 の出力が、 ある値以下、 又は 5 0 2 よりの入力が、下つてきた時には、マイナスの値を出力する。すると、 スレッシホールド設定回路 5 0 5 - 23にて定めるリフアランス値より低くたり、 比較器 505-

なお、比咬器 5 0 5 - 2 4 は、ヒステリシスを 特たせると、境界助作が良好であるびが、 専問家 ならば容易に理解できよう。

第10回は、第3回に示す心音波形造形の過程のプロック・ダイヤグラム及び E 心音前成分数器

を得る。 次 に ③ 及ひ ④ と クロック 個 号 C K に よ り 論 理 积 回 略 5 0 8 - 1 を 介 し て 計 数 器 5 0 8 - 2 に て 計 数 し 、 t_cの値 を 得 る

第13図は、第4図に於ける正規化手段540 を摂引きの形にした場合の表を示したものである。 なお、この表は、血圧を80m H9 にした時の正 規化を行うためのものであり、発明者が作成した ものである。その方法は、例えば、計測時最小血 圧が98m148 で脈波速度が10.8m/sxとする と、表より、80mmの時に於ける脈波速度は、 9.5 m / mcとなる。正規化手段 5 4 0 にてとの数 値を得るのは例えば、第13図の表を、電子的に、 記憶装置等を用い、マトリックス状に配置し、無 4 図に於ける5 3 0 よりの入力及び 5 1 0 よりの 入力を用い、このマトリックスの交点を選択すれ は良い。更に、 ROM を持つたマイクロプロセッサ 一等を導入することにより、効果的となる。又、 除算を行う530の回路及び、乗算回路520も、 マイクロプロセツサーにて安現でき、ハードウエ ても簡単になり、かつ経済的である。

助起振部 C を検出する回路を示す。入力信号 3 は、整流回路 5 0 6 - 1 の回路 R F にて整 元 され 3'を 得る。 3'は、平滑回路 5 0 6 - 2 (E L)により、そのエンペロー 水が取り出され 3'と なる。 次に増 報 5 0 6 - 3 にて増 堀され、 3' となる。 (解 3 図 毎 服)。 全体の 助作は、まず心 電 信号より 得られた信号 R T により 2 つの J ー K フリッナ・フロップ 5 0 6 - 4 及び 5 0 6 - 5 が リセット され、 次に 『 心音 か スロップ 5 0 6 - 4 が セット され、 次に 『 心音 前 成分の立上り C 点にて、 J - K フリッナ・フロップ 5 0 6 - 5 が セットされ、 出力 Q が 真と なる。

第11図は、第6図、第7図、第9-2図、10 図にあらわれる出力①②⑤及び④の関係を示した タイミング・チャードである、

第12図は、第11図に示す t 及び t_c を数値化 する回路である。まず、RTにより、 計数器 507-2と508-2をリセントする。次に、①及び② と、クロック信号CKにより、論理段回路 507-た1を介して計数器 507-2にて計数し、 t の値

なお本装性に於て、計測直後最小血圧値p、距離D等を、自動的に入力する事は、自動計測器と 運動する事により容易であるし、又出力も、CNCT ディスプレイ、印刷機等に、更には、データ通信 のための電話回路線へ出力する事も容易である事、 入力手段も、テンキー、タイプライター式キーポード、その他多くのものが考えられる事が解ろう。 4図面の簡単な説明

第1図は、全体の解成図、

第2回は、各放形の相関を示す図、

第3図は、 I 心音成分の波形整形過程を示す図、 高4図は、第1図に於ける処理手段を説明する ためのプロック図、

第5回は、第4回に於ける(t+t_c)を求める ためのプロック図、

第6図は、股効脈波の不逆級点を求めるための プロック図、

第7図は、頸動脈波の不连続点(2点)を求めるためのプロック図、

第8図は、第6図に於ける比較回路のプロック

特期四52-108684(8)

図.

第9-1図は、第6図の比較回路をアナログ回路にて実現するための回路、

第9-2図は、第7図の比较回路をアナログ回路にて実現するための回路、

第10図は、第3図の回路榕成図、

第11図は、第6図、第7図、第10図より得 た波形の関係を示す波形図、

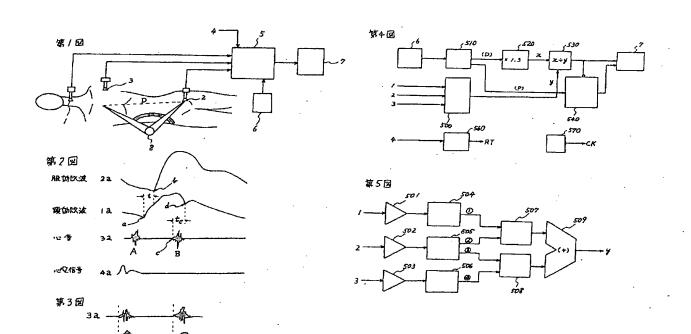
第12回は、第5回に於ける507(tを求める回路)及び508(tcを求める回路)のプロック図、

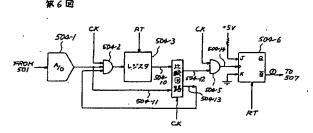
第13図は、血圧80 m Hoの 時に於ける大助 脈脈波速度に正規化するための表。

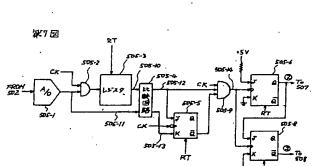
图面において参照番号は1…頭跡脈波検出部、1 a…頭跡脈波、2…股跡脈波検出部、2 a…股跡脈波検出部、3 a…心音検出部、3 a…心音検出部、4 …心電信号検出部、4 a…心電伯号、5 …処理手段、6 …入力手段、7 …出力手段、5 0 0 …時間加賀回路、5 0 1 …不違続点校出回路、5 0 4 — 3 0 。

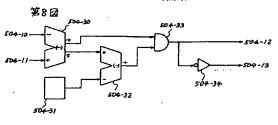
5 0 4 - 3 2 … 滅算器、 5 0 4 - 3 1 … デイジタルスレッシホールド設定回路、 5 0 4 - 1 0 0 … サンブルホールド回路、 5 0 4 - 1 0 1 … アナログ被算回路、 5 0 4 - 1 0 2 … スレッシホールド設定回路、 5 0 4 - 1 0 3 … アナログ比效器、 5 0 5 … 不速続点検出回路、 5 0 5 - 2 1 … サンプルホールド回路、 5 0 5 - 2 2 … アナログ波算回路、 5 0 5 - 2 3 … スレッシホールド設定回路、 5 0 5 - 2 3 … スレッシホールド設定回路、 5 0 5 - 2 4 … アナログ比数器、 5 0 6 … 波形 整形回路、 5 0 6 … 2 … 平滑回路、 5 0 6 - 3 … 増縮器、 5 0 6 - 2 … 平滑回路、 5 0 6 - 3 … 増縮器、 5 0 7 , 5 0 8 … 時間会計数回路、 5 0 9 … 加算回路、 5 1 0 … イバカンターフェイス回路、 5 3 0 … 割算回路、 5 4 0 … 正規 化手段、 5 6 0 … 波形整形回路、 5 7 0 … 発振手段を示す。

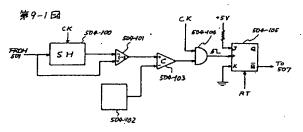
特 許 出 顧 人 財団法人日本労働文化協会 代理人 弁理士 大 塚 康 德

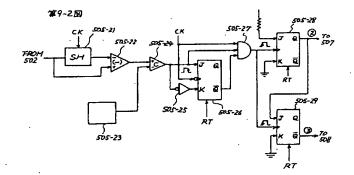


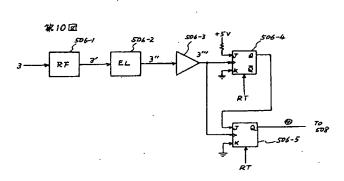


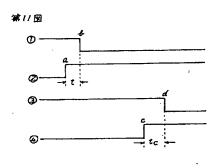


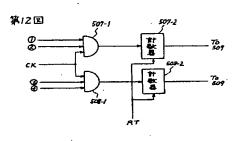












特開昭52-108684 (10) 11.2 1 10.9 1 10.7 1 10.3 1 10.0 9.8 9.6 9.6 9.5 15.2 114.5 114.5 115.2 1 92 1年 元 G 4¥ 09 œ 14.8 113.8 113.6 110.7 110.5 110.0 16/減 50.4

手 統 補 正 曹

昭和52年2月/ 日

| 14-0| | 13.8 | 13.5 | 13.1 | 12.9 | 12.7 | 12.7 | 12.5 | 12.3 | 12.1 | 11.8 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 | 11.5 | 11.7 |

特許庁長官 片 山 石 郎 殿

L 事件の表示

特額 附 5 1 → 2 5 4 2 4 号

2. 発明の名称

大蜘蛛跃波速度测定装置

3. 存許出願人

財団法人 日本労働文化協会

4. 代理人 〒111

東京都台東区東前1-3-7 東光シャルム303号 (7642) 弁理士 大 撮 康 徳 電話番号 (851) 3641

5. 補正命令の日付

昭和52年1月25日

6. 補正の対象

図面の簡単な説明の機

補正の内容

明細書創27ページ13行目の「表」を図表と訂正する。